

Created by: *Quadrani, on 08/04/11 at 14:28:06*

Comment:

### High Voltages

101n1:	<input type="text" value="1801"/>
101n2 + 108n2:	<input type="text" value="1801"/>
101n3 + 108n1:	<input type="text" value="1801"/>
102n1 + 107n2:	<input type="text" value="1950"/>
102n2 + 107n1:	<input type="text" value="2001"/>
103n1 + 106n2:	<input type="text" value="1750"/>
103n2 + 106n1:	<input type="text" value="1750"/>
104n1 + 105n2:	<input type="text" value="1950"/>
104n2 + 105n1:	<input type="text" value="1950"/>
108n3:	<input type="text" value="2001"/>
201p1 + 208p2:	<input type="text" value="2249"/>
201p2 + 208p1:	<input type="text" value="2249"/>
202p1 + 207p2:	<input type="text" value="2150"/>
202p2 + 207p1:	<input type="text" value="2101"/>
203p1 + 206p2:	<input type="text" value="2001"/>
203p2 + 206p1:	<input type="text" value="2001"/>
204p1:	<input type="text" value="1701"/>
204p2:	<input type="text" value="1701"/>
205p1:	<input type="text" value="1701"/>
205p2:	<input type="text" value="1701"/>

### Thresholds

	LT	HT	SHT
101n+103n+105n:	<input type="text" value="8"/>	<input type="text" value="8"/>	<input type="text" value="116"/>
107n:	<input type="text" value="8"/>	<input type="text" value="17"/>	<input type="text" value="177"/>
102n+104n+106n:	<input type="text" value="8"/>	<input type="text" value="14"/>	<input type="text" value="150"/>
108n:	<input type="text" value="8"/>	<input type="text" value="12"/>	<input type="text" value="130"/>
201p+203p+205p:	<input type="text" value="8"/>	<input type="text" value="12"/>	<input type="text" value="136"/>
207p:	<input type="text" value="10"/>	<input type="text" value="31"/>	<input type="text" value="255"/>
202p+204p+206p:	<input type="text" value="11"/>	<input type="text" value="14"/>	<input type="text" value="167"/>
208p:	<input type="text" value="8"/>	<input type="text" value="8"/>	<input type="text" value="110"/>
ACC01+ACC02+ACC03:	<input type="text" value="200"/>	<input type="text" value="200"/>	<input type="text" value="200"/>
ACC04:	<input type="text" value="200"/>	<input type="text" value="200"/>	<input type="text" value="200"/>

### Other parameters

DC/DC power:	<input type="text" value="0"/>
SFEC Clock Enable:	<input type="text" value="1"/>
LVDS driver enable:	<input type="text" value="1"/>
Prescaler gate:	<input type="text" value="2"/>
Mask for CP1:	<input type="text" value="3072"/>
Mask for CP0:	<input type="text" value="3072"/>
Mask for CT1:	<input type="text" value="3072"/>
Mask for CT0:	<input type="text" value="3072"/>
Mask for BZ1:	<input type="text" value="3072"/>
Mask for BZ0:	<input type="text" value="3072"/>
Pulser Control:	<input type="text" value="0"/>
Pulser Period:	<input type="text" value="0"/>
Programmable BUSY:	<input type="text" value="140"/>

### Data Processing Control

Dynamic Pedestal Control:	<input type="text" value="1"/>
Nsigma for SFET threshold:	<input type="text" value="5"/>
Nsigma for SFEA threshold:	<input type="text" value="3"/>
Nsigma for SFEC threshold:	<input type="text" value="4"/>
Low limit on SFET threshold:	<input type="text" value="48"/>
High limit on SFET threshold:	<input type="text" value="120"/>

S3 (3n & 4n)

### Description

Created by: *Quadrani, on 08/04/11 at 14:34:01*  
 Comment:

### High Voltages

101p1:	<input type="text" value="1801"/>
101p2 + 108p2:	<input type="text" value="1801"/>
101p3 + 108p1:	<input type="text" value="1801"/>
102p1 + 107p2:	<input type="text" value="2101"/>
102p2 + 107p1:	<input type="text" value="2101"/>
103p1 + 106p2:	<input type="text" value="1801"/>
103p2 + 106p1:	<input type="text" value="1801"/>
104p1 + 105p2:	<input type="text" value="2249"/>
104p2 + 105p1:	<input type="text" value="2249"/>
108p3:	<input type="text" value="1950"/>
201n1 + 208n2:	<input type="text" value="2150"/>
201n2 + 208n1:	<input type="text" value="2201"/>
202n1 + 207n2:	<input type="text" value="2001"/>
202n2 + 207n1:	<input type="text" value="2001"/>
203n1 + 206n2:	<input type="text" value="2150"/>
203n2 + 206n1:	<input type="text" value="2150"/>
204n1:	<input type="text" value="2150"/>
204n2:	<input type="text" value="2150"/>

### Thresholds

	LT	HT	SHT
101p+103p+105p:	<input type="text" value="8"/>	<input type="text" value="10"/>	<input type="text" value="124"/>
107p:	<input type="text" value="8"/>	<input type="text" value="19"/>	<input type="text" value="182"/>
102p+104p+106p:	<input type="text" value="8"/>	<input type="text" value="18"/>	<input type="text" value="161"/>
108p:	<input type="text" value="8"/>	<input type="text" value="14"/>	<input type="text" value="144"/>
201n+203n+205n:	<input type="text" value="10"/>	<input type="text" value="11"/>	<input type="text" value="134"/>
207n:	<input type="text" value="10"/>	<input type="text" value="15"/>	<input type="text" value="152"/>
202n+204n+206n:	<input type="text" value="8"/>	<input type="text" value="9"/>	<input type="text" value="126"/>
208n:	<input type="text" value="16"/>	<input type="text" value="20"/>	<input type="text" value="189"/>
ACC05+ACC06+ACC07:	<input type="text" value="200"/>	<input type="text" value="200"/>	<input type="text" value="200"/>
ACC08:	<input type="text" value="200"/>	<input type="text" value="200"/>	<input type="text" value="200"/>

### Other parameters

DC/DC power:	<input type="text" value="0"/>
SFEC Clock Enable:	<input type="text" value="1"/>
LVDS driver enable:	<input type="text" value="1"/>
Prescaler gate:	<input type="text" value="2"/>
Mask for CP1:	<input type="text" value="3072"/>
Mask for CP0:	<input type="text" value="3072"/>
Mask for CT1:	<input type="text" value="3072"/>
Mask for CT0:	<input type="text" value="3072"/>
Mask for BZ1:	<input type="text" value="3072"/>
Mask for BZ0:	<input type="text" value="3072"/>
Pulser Control:	<input type="text" value="0"/>
Pulser Period:	<input type="text" value="0"/>
Programmable BUSY:	<input type="text" value="140"/>

### Data Processing Control

Dynamic Pedestal Control:	<input type="text" value="1"/>
Nsigma for SFET threshold:	<input type="text" value="5"/>
Nsigma for SFEA threshold:	<input type="text" value="3"/>
Nsigma for SFEC threshold:	<input type="text" value="4"/>

Created by: *Bindi*, on 15/06/11 at 19:24:47  
 Comment: ISS - nominal (side A)

### High Voltages

301p1 + 310p2:	1979
301p2:	1979
302p1 + 309p2:	1950
302p2 + 309p1:	2050
303p1 + 308p2:	1969
303p2 + 308p1:	1969
304p1 + 307p2:	2150
304p2 + 307p1:	2150
305p1 + 306p2:	2101
305p2 + 306p1:	2101
310p1:	1701
401p1 + 408p3:	1801
401p2 + 408p2:	1801
401p3 + 408p1:	1801
402p1 + 407p2:	2069
402p2 + 407p1:	2069
403p1 + 406p2:	2101
403p2 + 406p1:	2101
404p1 + 405p2:	2050
404p2 + 405p1:	2050

### Thresholds

	LT	HT	SHT
401p+403p+405p:	8	12	135
407p:	8	20	197
402p+404p+406p:	10	15	154
408p:	8	12	136
301p+303p+305p:	8	17	157
307p+309p:	8	15	136
302p+304p+306p:	10	15	168
308p+310p:	10	15	162
ACC09+ACC10+ACC11:	200	200	200
ACC12:	200	200	200

### Other parameters

DC/DC power:	0
SFEC Clock Enable:	1
LVDS driver enable:	1
Prescaler gate:	2
Mask for CP1:	3072
Mask for CP0:	3072
Mask for CT1:	3072
Mask for CT0:	3072
Mask for BZ1:	3072
Mask for BZ0:	3072
Pulser Control:	0
Pulser Period:	0
Programmable BUSY:	140

### Data Processing Control

Dynamic Pedestal Control:	1
Nsigma for SFET threshold:	5
Nsigma for SFEA threshold:	3
Nsigma for SFEC threshold:	4
Low limit on SFET threshold:	48
High limit on SFET threshold:	120
Low limit on SFEA threshold:	06

Created by: *Bindi*, on 15/06/11 at 19:23:56  
 Comment:

### High Voltages

301n1 + 310n2:	<input type="text" value="2001"/>
301n2:	<input type="text" value="1850"/>
302n1 + 309n2:	<input type="text" value="2101"/>
302n2 + 309n1:	<input type="text" value="1901"/>
303n1 + 308n2:	<input type="text" value="1901"/>
303n2 + 308n1:	<input type="text" value="1901"/>
304n1 + 307n2:	<input type="text" value="1950"/>
304n2 + 307n1:	<input type="text" value="1950"/>
305n1 + 306n2:	<input type="text" value="2020"/>
305n2 + 306n1:	<input type="text" value="2001"/>
310n1:	<input type="text" value="2150"/>
401n1 + 408n3:	<input type="text" value="2001"/>
401n2 + 408n2:	<input type="text" value="2001"/>
401n3 + 408n1:	<input type="text" value="2001"/>
402n1 + 407n2:	<input type="text" value="2101"/>
402n2 + 407n1:	<input type="text" value="2130"/>
403n1 + 406n2:	<input type="text" value="2101"/>
403n2 + 406n1:	<input type="text" value="2101"/>
404n1 + 405n2:	<input type="text" value="1850"/>
404n2 + 405n1:	<input type="text" value="1850"/>

### Thresholds

	LT	HT	SHT
401n+403n+405n:	<input type="text" value="8"/>	<input type="text" value="16"/>	<input type="text" value="183"/>
407n:	<input type="text" value="16"/>	<input type="text" value="38"/>	<input type="text" value="255"/>
402n+404n+406n:	<input type="text" value="8"/>	<input type="text" value="16"/>	<input type="text" value="156"/>
408n:	<input type="text" value="8"/>	<input type="text" value="12"/>	<input type="text" value="154"/>
301n+303n+305n:	<input type="text" value="8"/>	<input type="text" value="17"/>	<input type="text" value="192"/>
307n+309n:	<input type="text" value="8"/>	<input type="text" value="17"/>	<input type="text" value="181"/>
302n+304n+306n:	<input type="text" value="8"/>	<input type="text" value="18"/>	<input type="text" value="197"/>
308n+310n:	<input type="text" value="10"/>	<input type="text" value="13"/>	<input type="text" value="146"/>
ACC13+ACC14+ACC15:	<input type="text" value="200"/>	<input type="text" value="200"/>	<input type="text" value="200"/>
ACC16:	<input type="text" value="200"/>	<input type="text" value="200"/>	<input type="text" value="200"/>

### Other parameters

DC/DC power:	<input type="text" value="0"/>
SFEC Clock Enable:	<input type="text" value="1"/>
LVDS driver enable:	<input type="text" value="1"/>
Prescaler gate:	<input type="text" value="2"/>
Mask for CP1:	<input type="text" value="3072"/>
Mask for CP0:	<input type="text" value="3072"/>
Mask for CT1:	<input type="text" value="3072"/>
Mask for CT0:	<input type="text" value="3072"/>
Mask for BZ1:	<input type="text" value="3072"/>
Mask for BZ0:	<input type="text" value="3072"/>
Pulser Control:	<input type="text" value="0"/>
Pulser Period:	<input type="text" value="0"/>
Programmable BUSY:	<input type="text" value="140"/>

### Data Processing Control

Dynamic Pedestal Control:	<input type="text" value="1"/>
Nsigma for SFET threshold:	<input type="text" value="5"/>
Nsigma for SFEA threshold:	<input type="text" value="3"/>
Nsigma for SFEC threshold:	<input type="text" value="4"/>
Low limit on SFET threshold:	<input type="text" value="48"/>
High limit on SFET threshold:	<input type="text" value="120"/>
Low limit on SFEA threshold:	<input type="text" value="06"/>